

UNIV2000E 附錄：與UNIV2000B操作上的差異

基本上UNIV2000E是從UNIV2000B擴展出來的版本。所以它有幾乎相同的操作及顯示方式，除了下面所列的不同點：

1. 軟體更新

在UNIV2000B內，CPU的firmware程式及FPGA的規劃是在同一個更新動作下就完成了。但是在UNIV2000E，需要分別地執行。

Firmware程式的更新仍然是在PC端執行AVR3.exe來完成。

FPGA的更新是使用"TRANSFER"命令中的"Update CFG File"選項及PC端執行DLP245.exe來下載完成。執行DLP245.exe後，選取正確的規劃檔xx.cfg(例如dip20ev4.cfg, 其中"v4"表示版本。配合的firmware檔應該是^dip20v4x.bin, 其中"x"可以是0~9), 下載並儲存到內部的SPI Flash內。這二者的版本在電源開啓時, 或SPI Flash被更新後, 會被檢查是否吻合。若不吻合則出現"UnMatched FPGA"信息, 在接下來的讀/寫操作某類IC時可能會有問題。

2. 規劃檔xx.cfg毀損或錯誤

開機時若FPGA的規劃失敗, 機器會發出一嗶聲, 並繼續嘗試。若因內部的SPI Flash載入了錯誤的檔案格式, 或者因為更新失敗造成資料毀損, 規劃就會一直失敗, 那麼就會聽到間斷的嗶聲, 並且不會停止。這時要按下1, 3鍵不放, 直到再聽到一嗶聲然後再放掉, 強迫機器放棄FPGA的規劃, 直接進入操作程序。接下來再執行"Update CFG file"選項, 重新載入正確的規劃檔xx.cfg即可。

3. UNIV2000E 可以支援1.8V的元件。