

## PROM604N 附錄：與UNIV2000B操作上的差異

基本上PROM604N是從UNIV2000B擴展出來的"4座"版本。所以它有幾乎相同的操作及顯示方式，除了下面所列的不同點：

### 1. 軟體更新

在UNIV2000B內，CPU的firmware程式及FPGA的規劃是在同一個更新動作下就完成了。但是在UNIV2000E，需要分別地執行。

Firmware程式的更新仍然是在PC端執行AVR3.exe來完成。

FPGA的更新是使用"TRANSFER"命令中的"Update CFG File"選項及PC端執行DLP245.exe來下載完成。執行DLP245.exe後，選取正確的規劃檔xx.cfg(例如dip20ev4.cfg,其中"v4"表示版本。配合的firmware檔應該是^dip20v4x.bin,其中"x"可以是0~9),下載並儲存到內部的SPI Flash內。這二者的版本在電源開啓時,或SPI Flash被更新後,會被檢查是否吻合。若不吻合則出現"UnMatched FPGA"信息,在接下來的讀/寫操作某類IC時可能會有問題。

### 2. 規劃檔xx.cfg毀損或錯誤

開機時若FPGA的規劃失敗,機器會發出一嗶聲,並繼續嘗試。若因內部的SPI Flash載入了錯誤的檔案格式,或者因為更新失敗造成資料毀損,規劃就會一直失敗,那麼就會聽到間斷的嗶聲,並且不會停止。這時要按下1,3鍵不放,直到再聽到一嗶聲然後再放掉,強迫機器放棄FPGA的規劃,直接進入操

### 3. Jumper設定

因為在PROM604N有四個獨立的Adapter座。為了讓即使在只有一個Adapter的情形下也能操作,使用者可以按下Key1和Key3,強迫機器忽略出現有"Fail"信息的Adapter位置上的設定。當然,自此之後也只能在顯示"OK"信息上的Adapter處理IC。

### 4. IC種類的支援

PROM604N只支援1.8V/3.3V的25系列的serial flash 或 parallel NOR flash IC。此外,對於任何需要3.3V以上電壓才能完成的IC功能(例如某些IC的保護/解保護功能)也不支援。

### 5. Master IC 的位置

Master(用來讀入資料的IC)是位於左下角那個Adapter上。如果上面裝有多個IC座,則是標示為0號的那個。